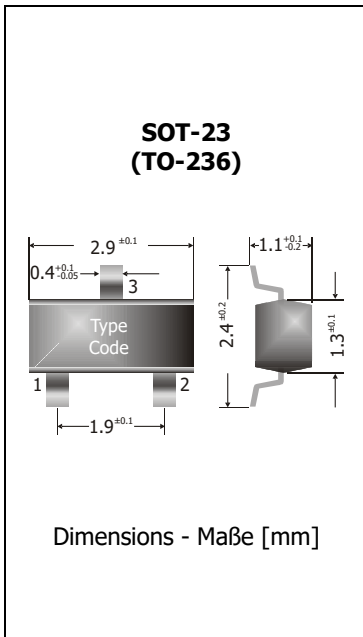


NUP2105L ESD Protection Diodes in SMD ESD-Schutzdioden in SMD	P_{PPM} = 350 W T_{jmax} = 150°C	V_{WM} = 24 V V_{BRmin} = 26.2 V V_{PP-HBM} = ± 30 kV
--	---	--

Version 2018-11-26



Typical Applications

ESD protection
Data line and I/O port protection, CAN bus protection
Commercial grade
Suffix -Q: AEC-Q101 compliant ¹⁾
Suffix -AQ: in AEC-Q101 qualification ¹⁾

Features

Dual diode, bidirectional
High peak pulse power
Compliant to RoHS, REACH, Conflict Minerals ¹⁾

Mechanical Data ¹⁾

Taped and reeled	3000 / 7"
Weight approx.	0.01 g
Case material	UL 94V-0
Solder & assembly conditions	260°C/10s MSL = 1



Typische Anwendungen

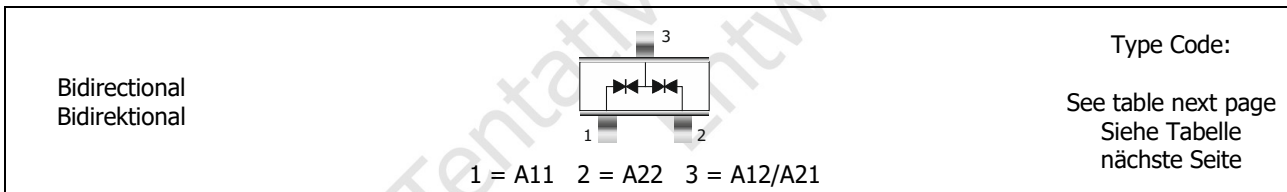
ESD-Schutz
Schutz von Datenleitungen und Ein-/Ausgängen; Schutz für CAN-Bussysteme
Standardausführung
Suffix -Q: AEC-Q101 konform ¹⁾
Suffix -AQ: in AEC-Q101 Qualifikation ¹⁾

Besonderheiten

Doppeldiode, bidirektional
Hohe Impulsfestigkeit
Konform zu RoHS, REACH, Konfliktmineralien ¹⁾

Mechanische Daten ¹⁾

Gegurtet auf Rolle
Gewicht ca.
Gehäusematerial
Löt- und Einbaubedingungen



Maximum ratings ²⁾

Grenzwerte ²⁾

Peak pulse power dissipation (8/20 μs waveform) Impuls-Verlustleistung (8/20 μs Impuls)		P _{PPM}	350 W ³⁾
ESD immunity (HBM, air discharge) ESD-Festigkeit (HBM, Luftentladung)	JESD-A114D	V _{PP}	± 30 kV
ESD immunity (contact discharge) ESD-Festigkeit (Kontaktentladung)	IEC 61000-4-2	V _{PP}	± 16 kV
Junction temperature – Sperrschichttemperatur Storage temperature – Lagerungstemperatur		T _j T _S	-55...+150°C -55...+150°C

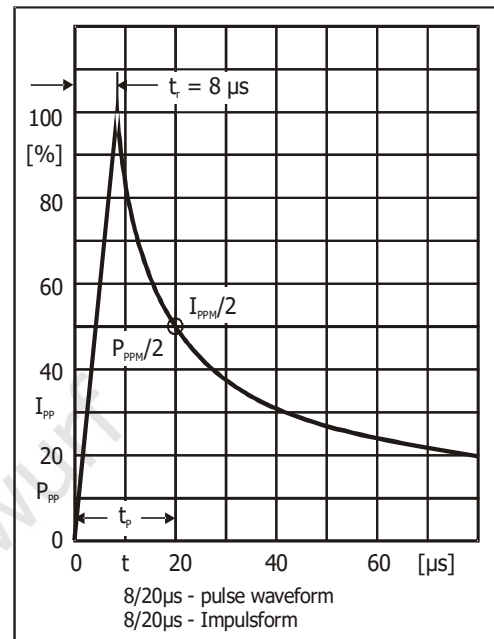
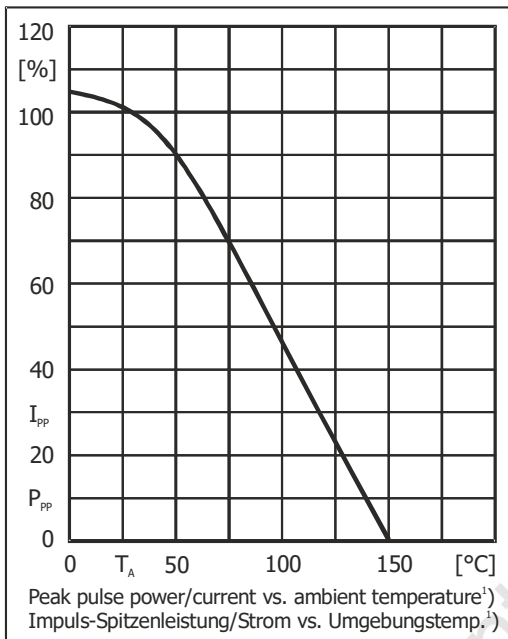
1 Please note the [detailed information on our website](#) or at the beginning of the data book
Bitte beachten Sie die [detaillierten Hinweise auf unserer Internetseite](#) bzw. am Anfang des Datenbuches

2 T_A = 25°C and per diode, unless otherwise specified
T_A = 25°C und pro Diode, wenn nicht anders angegeben

3 Non-repetitive pulse see curve I_{pp} = f (t) / P_{pp} = f (t)
Höchstzulässiger Spitzenwert eines einmaligen Impulses, siehe Kurve I_{pp} = f (t) / P_{pp} = f (t)

Characteristics ($T_j = 25^\circ\text{C}$)**Kennwerte ($T_j = 25^\circ\text{C}$)**

Type	Code	Junction capacitance Sperrschichtkapazität $V_R = 0\text{ V}$, $f = 1\text{ MHz}$	Stand-off voltage Sperrspannung	Max. rev. current Max. Sperrstrom at / bei V_{WM}	Breakdown voltage Abbruch-Spannung $I_T = 1\text{ mA}$	Max. clamping voltage Max. Begrenzer-Spannung at / bei I_{PP} (8/20 μs)	
		C_j [pF]	V_{WM} [V]	I_D [nA]	$V_{BR\ min}$ [V]	V_C [V]	I_{PP} [A]
NUP2105L/ -Q	tbd	typ. 30	24	100	26.2	40 44	5 8



Disclaimer: See data book page 2 or [website](#)
Haftungsausschluss: Siehe Datenbuch Seite 2 oder [Internet](#)

1 Mounted on P.C. board with 3 mm² copper pads at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss